

Филиал государственного бюджетного образовательного учреждения высшего образования
Московской области «Университет «Дубна» -
Лыткаринский промышленно-гуманитарный колледж



РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

УД.01 Цифровая схемотехника

Профессия среднего профессионального образования

**13.01.10 Электромонтер по ремонту и обслуживанию электрооборудования
(по отраслям)**

базовой подготовки

Форма обучения - очная


г. Лыткарино, 2020г.

Рабочая программа учебной дисциплины разработана на основе Федерального государственного образовательного стандарта (далее – ФГОС) по специальности среднего профессионального образования (далее - СПО) 13.01.10 Электромонтер по ремонту и обслуживанию электрооборудования (по отраслям).

Автор программы: _____, преподаватель _____

Рабочая программа переутверждена на заседании цикловой методической (предметной) естественно-научных и гуманитарных дисциплин.

Протокол заседания № 1 от «31» августа 2020г.

Председатель цикловой методической (предметной) комиссии
Бородина Е.А. 

СОГЛАСОВАНО

Зам. директора филиала по УМР



Александрова М.Э.

«31» августа 2020г.

Руководитель библиотечной системы



Романова М.Н.

Содержание

- 1. Общая характеристика рабочей программы учебной дисциплины**
 - 1.1. Место дисциплины в структуре основной образовательной программы
 - 1.2. Цель и планируемые результаты освоения дисциплины
- 2. Структура и содержание дисциплины**
 - 2.1. Объем дисциплины и виды учебных занятий
 - 2.2. Тематический план и содержание дисциплины
- 3. Условия реализации рабочей программы дисциплины**
 - 3.1. Образовательные технологии
 - 3.2. Требования к минимальному материально-техническому обеспечению
 - 3.3. Информационное обеспечение обучения
- 4. Контроль и оценка результатов освоения дисциплины**

1. Паспорт рабочей программы дисциплины

1.1. Область применения программы

Рабочая программа дисциплины УД.01 Цифровая схемотехника является частью основной образовательной программы филиала «Лыткарино» государственного университета «Дубна» по профессии среднего профессионального образования 13.01.10 Электромонтер по ремонту и обслуживанию электрооборудования (по отраслям).

1.2. Место дисциплины в структуре образовательной программы

Дисциплина УД.01 Цифровая схемотехника входит в общеобразовательный цикл, дополнительные дисциплины.

1.3. Объекты профессиональной деятельности выпускников при изучении дисциплины являются:

- материалы и комплектующие изделия;
- электрические машины и электроаппараты;
- электрооборудование;
- технологическое оборудование;
- электроизмерительные приборы;
- техническая документация;
- инструменты, приспособления.

1.4. Цели и задачи дисциплины, требования к результатам освоения дисциплины

Целью освоения дисциплины является:

приобретение обучающимися профессиональных компетенций по ремонту и обслуживанию электрооборудования, необходимых для успешной деятельности специалистов.

Основными задачами освоения дисциплины являются:

- освоение студентами общей методики построения электрических цепей;
- ознакомление студентов с основными свойствами типовых электронных цепей при характерных внешних воздействиях;
- выработка практических навыков аналитического, численного и экспериментального исследования характеристик цепей и основных процессов, происходящих в них.

уметь:

- читать и выполнять эскизы, рабочие и сборочные чертежи несложных деталей, технологических схем и аппаратов;

знать:

- общие сведения о сборочных чертежах, назначение условностей и упрощений, применяемых в чертежах, правила оформления и чтения рабочих чертежей;
- основные положения конструкторской, технологической и другой нормативной документации;
- геометрические построения и правила вычерчивания технических деталей, способы графического представления технологического оборудования и выполнения технологических схем;
- требования стандартов Единой системы конструкторской документации (ЕСКД) и Единой системы технологической документации (ЕСТД) к оформлению и составлению чертежей и схем.

1.5. Количество часов на освоение программы дисциплины

Максимальной учебной нагрузки обучающегося 75 часов, в том числе:
обязательной аудиторной учебной нагрузки обучающегося 50 часов;
консультации для обучающихся 4 часов;
самостоятельной работы обучающегося 21 часов.

2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

2.1. Объем учебной дисциплины и виды учебной работы

Вид учебной работы	Объем часов
Максимальная учебная нагрузка (всего)	75
Обязательная аудиторная учебная нагрузка (всего)	50
в том числе:	
лекционные занятия	20
практические занятия/лабораторные занятия	30
контрольные работы	-
Консультации	4
Самостоятельная работа обучающегося (всего)	21
в том числе: подготовка доклада, проработка конспектов лекций	
Промежуточная аттестация: экзамен в 4 семестре.	

2.2. Тематический план

Вид учебной работы	Количество часов
Раздел 1. Арифметические основы теории цифровых устройств	10
Раздел 2. Логические основы цифровой схемотехники	10
Раздел 3. Последовательностные цифровые устройства	10
Раздел 4. Программируемые логические реле и контроллеры (ПЛК)	10
Раздел 5. Программирование логических реле в среде диаграмм функциональных блоков	10
консультации	4
внеаудиторная самостоятельная работа	21
Промежуточная аттестация в форме дифференцированного зачета	
Всего	75

2.3. Тематический план и содержание учебной дисциплины УД.01 Цифровая схемотехника

Наименование разделов и тем	Содержание учебного материала, лекционные и практические работы, самостоятельная работа обучающихся
1	2
Раздел 1. Арифметические основы теории цифровых устройств	
Тема 1.1. Системы счисления	Содержание учебного материала
	Общие требования ТБ и ПО. Основные понятия. Правила перевода из одной системы счисления в другую
Тема 1.2. Формы представления чисел	Содержание учебного материала
	Форматы данных. Представление чисел в форме с плавающей запятой. Представление чисел в форме с фиксированной запятой
	Практические занятия Практическая работа 1. Выполнение арифметических операций с двоичными кодированными числами
Раздел 2. Логические основы цифровой схемотехники	
Тема 2.1. Основные понятия алгебры логики	Содержание учебного материала

	<p>Общие сведения. Переключательные функции одной и двух переменных. Понятие константы, переменной и инверсии. Конъюнкция (логическое умножение), логический элемент «И». Дизъюнкция (логическое сложение, логический элемент «ИЛИ»). Операция Шеффера, инверсия функции «Конъюнкция», логический элемент «И-НЕ». Стрелка Пирса, инверсия функции «Дизъюнкция», логический элемент «ИЛИ-НЕ». Эквивалентность (равнозначность). Сложение по модулю 2, инверсия функции «Эквивалентность», логический элемент «Исключающее ИЛИ». Понятие импликации и запрета. Условные графические обозначения логических элементов</p>
	Практические занятия
	<p>Практическая работа 2. Построение простых алгоритмов с помощью логических элементов</p>
Тема 2.2. Тождества и законы алгебры логики	<p>Содержание учебного материала</p> <p>Переместительный, сочетательный и распределительный законы. Закон двойного отрицания. Закон инверсии или правило де Моргана</p>
Тема 2.3. Анализ и синтез комбинационных схем	<p>Содержание учебного материала</p> <p>Реализация простейших функций алгебры логики с использованием логических элементов. Логические схемы. Синтез комбинационных схем. Выбор оптимального набора элементов</p>
Тема 2.4. Правила оформления схем цифровых устройств	<p>Содержание учебного материала</p> <p>Основные требования к построению схем цифровых устройств. Условные графические обозначения логических элементов. Позиционные обозначения элементов</p>
Тема 2.5. Функционально полные системы элементов (базис)	<p>Содержание учебного материала</p> <p>Функционально полные системы элементов на базе «И», «ИЛИ», «НЕ». Реализация функции «Равнозначность» на различных базисах. Построение схем на базисах «И-НЕ» и «ИЛИ-НЕ». Использование базиса «И-ИЛИ-НЕ»</p>
Тема 2.6. Особенности работы комбинационных схем	<p>Содержание учебного материала</p> <p>Анализ прохождения сигналов по схеме. Диаграммы, поясняющие работу схем. Информационная помеха комбинационных схем. Метод тактирования (стробирования). Варианты стробирования выходных каскадов схемы</p>
Тема 2.7.	Содержание учебного материала

Использование логического элемента в качестве ключа	Работа двухвходового электронного ключа. Соответствие функций логического элемента «И» электронному ключу. Использование в качестве электронного ключа логического элемента «И-НЕ». Использование в качестве электронного ключа многовходового элемента «И»
	Практические занятия
	Практическая работа 3. Создание рабочих схем по заданному алгоритму с использованием логических элементов «И», «ИЛИ», «НЕ» и их сочетаний
Раздел 3. Последовательностные цифровые устройства	
Тема 3.1. Цифровые триггерные схемы	Содержание учебного материала
	Общие сведения о триггере как простейшем конечном цифровом автомате. Назначение триггеров и их применение в аппаратуре автоматики и телемеханики. Типы триггеров. Классификация триггеров по способу записи и управления информацией, организации логических связей. Назначение и обозначение входов и выходов триггеров. Методика определения состояния триггеров. Основные параметры. Принцип функционирования асинхронного RS-триггера (бистабильная ячейка памяти) на основе логических элементов И-НЕ и ИЛИ-НЕ в интегральной схемотехнике с прямыми инверсными входами. Построение функциональной схемы и процесс функционирования одноступенчатого и двухступенчатого RS-триггера. Построение функциональных схем и принцип работы триггеров Т-типа, D-типа. Таблица переходов триггера (таблица истинности) и закон функционирования триггера (характеристическое уравнение триггера). Некоторые особенности функциональных схем триггеров: расширение информационных входов по И (ИЛИ), создание входов асинхронной установки (сброса) в нулевое (0) или единичное (1) состояние триггеров и их блокировка, создание дополнительных входов разрешения. Построение и работа схем взаимного преобразования триггеров: $RS \rightarrow T$; $D \rightarrow T$; $RST \rightarrow D$; $RST \rightarrow JK$; $JK \rightarrow RS$; $JK \rightarrow T$; $JK \rightarrow D$. Условное графическое обозначение триггеров. Детекторы переднего и заднего фронтов импульса
	Практические занятия Практическая работа 4. Построение схем по заданному алгоритму с использованием триггеров
Тема 3.2. Цифровые счетчики импульсов	Содержание учебного материала
	Общие сведения о счетчиках. Назначение и типы счетчиков и пересчетных устройств. Классификация и параметры счетчиков. Принцип функционирования счетчиков. Максимальный (избыточный) и эффективный коэффициенты счета счетчика. Принципы построения и работы счетчиков на сложение и вычитание с последовательным, параллельным, сквозным и групповым переносом. Таблица переходов счетчиков (таблица истинности, таблица состояний). Синхронные и асинхронные счетчики. Счетчик с изменяемым направлением

	счета (реверсивный счетчик). Самоотанавливающийся счетчик. Условное графическое обозначение счетчиков. Каскадное соединение счетчиков (многозарядные счетчики)	
	Практические занятия	
	Практическая работа 5. Построение схем по заданному алгоритму с использованием счетчиков импульсов	
Раздел 4. Программируемые логические реле и контроллеры (ПЛК)		
Тема 4.1. Основные характеристики ПЛК	Содержание учебного материала	
	Понятие ПЛК. Обобщенная структурная схема ПЛК. Микропроцессорная система программируемого контроллера. Рабочий цикл ПЛК. Время реакции. Время цикла сканирования. Контроль времени сканирования. Режим реального времени	
Тема 4.2. Введение в стандарт МЭК 61131-3	Содержание учебного материала	
	История введения стандарта. Структура стандарта. Языки программирования, предусмотренные стандартом	
Тема 4.3. Инструментальные среды разработки программ	Содержание учебного материала	
	Система программирования ПЛК Logo Soft Comfort – разработка электротехнического концерна Siemens. Обзор, основные возможности. Среда программирования OWEN Logic для программируемых логических реле фирмы OWEN. Программа ONI PLR Studio для программирования устройств серии ONI. Среда программирования ZelioSoft2 от компании Schneider Electric	
	Практические занятия	
	Практическая работа 6. Изучение среды программирования Logo Soft Comfort	
	Практическая работа 7. Изучение среды программирования OWEN Logic	
	Практическая работа 8. Изучение среды программирования ONI PLR Studio	
	Практическая работа 9. Изучение среды программирования ZelioSoft2	
	Раздел 5. Программирование логических реле в среде диаграмм функциональных блоков (FBD – Function Block Diagram)	
	Тема 5.1. Логические функции	Содержание учебного материала
		Логические элементы «И» (AND), «ИЛИ» (OR), «НЕ» (NOT), исключающее «ИЛИ» (XOR). Представление на диаграмме. Таблицы истинности. Схемы замещения
		Практические занятия
		Практическая работа 10.

	Составление программ по заданному алгоритму с использованием логических функциональных элементов
Тема 5.2. Функциональные блоки	Содержание учебного материала Триггеры. RS-триггеры с приоритетом выключения. SR-триггеры с приоритетом включения. Детектор переднего фронта импульса (RTRIG). Детектор заднего фронта импульса (FTRIG). D-триггер (DTRIG). Таймеры. Импульс включения заданной длительности (TP). Таймер с задержкой включения (TON). Таймер с задержкой отключения (TOF). Интервальный таймер (CLOCK). Интервальный таймер с недельным циклом (CLOCK WEEK). Генераторы. Генератор прямоугольных импульсов (BLINK). Генератор импульса заданной длительности. Счетчики. Инкрементный счетчик с автосбросом (CT). Универсальный счетчик (CTN). Инкрементный счетчик (CTU). Настройка свойств элементов функциональных блоков
	Практические занятия
	Практическая работа 11. Составление программ по заданному алгоритму с использованием логических функциональных блоков
Тема 5.3. Блоки программной среды	Содержание учебного материала Блок комментариев. Типы переменных. Блок переменной. Блок константы. Линия задержки. Блок сетевой переменной. Блок чтения/записи в функциональный блок. Блок преобразования. Порядок нумерации компонентов. Работа с макросами.
	Практические занятия
	Практическая работа 12. Изучение свойств и настройка свойств блоков программной среды
Тема 5.4. Функции сравнения	Содержание учебного материала Равно (EQ). Больше (GT, fGT). Выбор (SEL, fSEL)
	Практические занятия
	Практическая работа 13. Настройка элементов программы с использованием функций сравнения
Тема 5.5. Отладка рабочей программы	Содержание учебного материала Режим симулятора. Настройка порта и подключение прибора. Запись программы в прибор
	Практические занятия
	Практическая работа №14. Составление программы управления работой насосной станцией по заданному алгоритму
	Практическая работа 15. Составление программы управления работой освещения по заданному алгоритму
	Практическая работа 16. Составление программы управления работой бетономешалки по заданному алгоритму
Практическая работа 17. Составление программы управления работой информационных светофоров на	

	автомобильной стоянке по заданному алгоритму
	Практическая работа 18. Составление программы управления работой лифтовой установки по заданному алгоритму
	Практическая работа 19. Составление программы для системы управления жалюзи по заданному алгоритму
	Практическая работа 20. Составление программы управления насосной станцией, состоящей из 3-х насосов для откачки воды из резервуара по заданному алгоритму
	Самостоятельная работа
	Подготовка доклада по одной из тем курса, проработка конспектов лекций
	Консультации
	Экзамен
	Всего

3. УСЛОВИЯ РЕАЛИЗАЦИИ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ

3.1. Для реализации программы учебной дисциплины предусмотрены следующие специальные помещения:

Лаборатория Электротехники и электроники, оснащенная оборудованием:

- рабочее место преподавателя;
- рабочие места по количеству обучающихся;
- наглядные пособия (комплект плакатов по темам, схемы);
- комплект учебно-методической документации;

техническими средствами обучения:

- компьютер;
- программное обеспечение общего назначения;
- LCD панель или проектор.

3.2. Информационное обеспечение реализации программы

3.2.1. Печатные издания: ---

3.2.2. Электронные издания (электронные ресурсы)

1. Миленина, С.А. Электротехника, электроника и схемотехника: учебник и практикум для среднего профессионального образования/ С.А. Миленина, Н.К. Миленин; под редакцией Н.К. Миленина. — 2-е изд., перераб. и доп. — Москва: Издательство Юрайт, 2020. — 406с. — (Профессиональное образование). — ISBN 978-5-534-04676-2. — Текст: электронный // ЭБС Юрайт [сайт]. — URL: <https://urait.ru/bcode/450858> (дата обращения: 23.08.2020)

2. Новожилов, О.П. Электроника и схемотехника в 2 ч. Часть 2: учебник для среднего профессионального образования/ О.П. Новожилов. — Москва: Издательство Юрайт, 2020. — 421с. — (Профессиональное образование). — ISBN 978-5-534-10368-7. — Текст: электронный // ЭБС Юрайт [сайт]. — URL: <https://urait.ru/bcode/456601> (дата обращения: 23.08.2020)

3. Схемотехника электронных средств: Учебное пособие / Палий А.В., Саенко А.В., Замков Е.Т. - Таганрог: Южный федеральный университет, 2016. - 92 с.: ISBN 978-5-9275-2128-9 - Режим доступа: <http://znanium.com/catalog/product/994772>

4. Российская государственная библиотека - <http://www.rsl.ru/>

5. Российское образование: Федеральный портал - <http://www.edu.ru/>

6. Электронно-библиотечные системы:

ЭБС Лань

ЭБС Университетская библиотека онлайн - www.bibloclub.ru

ЭБС ЮРАЙТ

ЭБС Znanium.com

4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ ДИСЦИПЛИНЫ

Результаты обучения	Критерии оценки	Методы оценки
Умения:		
<ul style="list-style-type: none"> - использовать типовые средства вычислительной техники и программного обеспечения; - проводить контроль и анализ процесса функционирования цифровых схмотехнических устройств по функциональным схемам 	по 5-балльной шкале	<ul style="list-style-type: none"> устный опрос; письменный опрос; проверка выполнения лабораторных работ; внеаудиторная самостоятельная работа
Знания:		
<ul style="list-style-type: none"> - виды информации и способы ее представления в ЭВМ; - алгоритмы функционирования цифровой схмотехники 	по 5-балльной шкале	<ul style="list-style-type: none"> устный опрос; письменный опрос; проверка выполнения лабораторных работ; внеаудиторная самостоятельная работа

Оценочные средства для проведения текущего контроля успеваемости и промежуточной аттестации по дисциплине представлены в фондах оценочных средств.